Patent Abstracts of Japan

PUBLICATION NUMBER

62094925

PUBLICATION DATE

01-05-87

APPLICATION DATE

21-10-85

APPLICATION NUMBER

60235760

APPLICANT : NEC CORP;

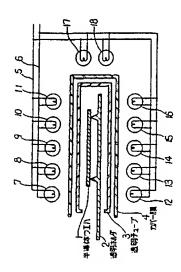
INVENTOR: ONO YASUO;

INT.CL.

H01L 21/26

TITLE

HEAT TREATMENT DEVICE



ABSTRACT: PURPOSE: To enable the titled heat treatment device to be subjected to a sbort-period annealing at a uniform temperature under any surface condition by a method wherein the transparent holder retaining a semiconductor wafer and the circumference of a wafer and the holder are covered, and a heat-resistant cover film by which the light for heat source is absorbed is provided.

> CONSTITUTION: A titanium cover film 4 is heated up by the light of halogen lamps 7~18 in a heat treatment device, and a semiconductor wafer 1 is heated up by the radiant light coming from the cover film 4. Then, the transparent quartz holder 2 retaining the wafer 1, and the wafer 1 are placed in a transparent quartz tube 3, and the entire body is covered by the titanium cover film 4 having excellent heat resistance. A temperature monitoring can be performed accurately by providing a permanent temperature sensor on the cover film 4. Also, the power of the lamps 7~18 is controlled by providing a number of temperature sensors, and a uniform temperature distribution can be provided easily. As a result, the temperature of the wafer can be maintained uniformly even when there is a region having different emissivity of ωIN/ωOUT, caused by the difference in thickness of an oxide film, on the wafer surface for the incident light emitted from the lamps and the radiant light sent from the wafer.

COPYRIGHT: (C)1987,JPO&Japio

⑩日本国特許庁(JP)

①特許出願公開

⑫ 公 開 特 許 公 報 (A)

昭62-94925

௵Int.Cl.⁴

識別記号

庁内整理番号

H 01 L 21/26

L - 7738 - 5F

審査請求 未請求 発明の数 1 (全3頁)

到特 願 昭60-235760

②出 頭 昭60(1985)10月21日

3発明者 大野 泰夫

東京都港区芝5丁目33番1号 日本電気株式会社内

①出 顋 人 日本電気株式会社 東京都港区芝5丁目33番1号

切代 理 人 弁理士 内原 晋

組

1. 発明の名称

熱処理装置

2. 特許請求の範囲

(i) 半導体ウェハを支持する透明なホルダーと、 このウェハ及びホルダの周囲を便い、加熱既として出いた光を吸収する射熱性のカバー膜とを有す ることを特徴とする熱処埋装置。

3. 発明の詳細な説明

[産業上の利用分野]

本発明は半導体デバイスの製造装置、特に半導体ウェハの熱処理装置に関する。

〔従来の技術〕

坂近、ハロケンタンプを用いる光加熱方法が、 急熱急冷による短時間アニールができるため、従 米の退気炉に代わる半導体ウェハの熱処型方法 (ランプアニール法)として注目されている。

その光加熱方法では足窩状態でのウェハ温度は 次の式で決定される。

FIN PLAMP = FOUT RT4

ここで * IN・* out はそれぞれランプからの入射光、ウェハからの輻射光に対するウェハ袋面の輻射光に対するウェハ袋面の輻射光に PLAN はウェハ袋面での単位面積当りのランプからの入射エネルヤー風密度、 k はステファン ポルツマン定数、 T はウェハ磁度である。 第2 図に 従来のランプ アニール 鉄道を示す。 図中 7 ~ 16 はハロケンランプ、 5・6 はランプ配線、 3 は透明チェーア、 2 はホルダ、 1 は半導体ウェハである。

[発明が解吹しようとする問題点]

時間昭62-94925(2)

により数厚により異なった改度でエネルヤ収文が パランスし、ウェハ1内に磁度分布が発生する。 磁度分布は、熱強みを発生し、特に高温では国路 動作に致命的な影響を与える結晶欠陥を発生させ る。とのため、ランプアニール佐は短時間アユー ルという長所があるものの、超 LSI の製造には殴 られた目的にしか使われていないのが実情である。

本発明は上配欠点を除去し、いかなる扱面状態 であっても均一な益度で短時間アコールが可能な 後盤を提供するととを目的とする。

(問題点を解決するための手段)

本発明の無処理後世は、半渉体ウェハを支持する透明なホルダーと、ウェハ及びホルダの周囲を 近い、加熱深として用いた光を吸収する耐熱性の カパー膜とを有することを特徴とするものである。 (作 用)

本発明においては、ランプ等の光により、まず、 ウェハ及びそのホルメを遭うカペー酸を加熱し、 その以からの輻射によりウェハを加熱する。ホル メは透明であり、光を全く吸収しないのでウェハ

級4を加熱し、さらにカソー膜4よりの輻射光により半導体ウェハ1が加熱される。第2図と同一 対成部分は同一番号にて示している。

本第明は、半導体ウエハ1を支えるウエハホル *2に透明石英製のホルダを用い、透明ホルダ2 とウエハ1を透明な石英製のチューブ3に収容し、 さらにその全体を耐熱性に優れたチダン製カパー 扱んにて扱ったものである。

透明チュープ3 はウェハ周囲の浮囲気を制御する あである。勿論センサの精度もあらかじめ校正し目的で用いるものであり、透明カバー3 の有無は て高精度の制御ができる。これらによりウェハが汚染ホルダ2 を用いる塩由と同様に光の伝播には影響しない。 されることはチュープ3 の存在により全く問題なカバー段4 は透明チューア3 の内側に入れてもよいし、 い。またカバー段4 と ウェハ1 の半導体とが異なまた期1 図のような状態でカバー段4 の耐熱性を増 ることによる個対率の遊は、カバー段4 に ウェハチたむに全体を不活性ガスでおおうこともできる。 1 と同じ半導体験をコートすることによりこれを

カバー駅 4 がない場合、すなわち、第2図の従来のランプアニール接近ではウェハの B 関 t(1) 式で明らかなように P_{L_AM} , と ϵ_{IN} , ϵ_{OUT} で決する。たとえ ϵ_{IN} と ϵ_{OUT} が同じてもウェハの平均解射率 ϵ_{AV} はウェハの 表面 被 復物 や 終 面の 凸 凹 などで変わるため、一般にウェハごとに 異なる。そのため、征

〔尖焰例〕

以下に本発明を契施例によって説明する。

が 1 図は本発明による無処理設置を説明する図である。本発明の半導体ウェハの無処理設置ではハロゲンランプ 7~18 の元によりナメン製カバー

来法ではクェッし、PLAMPを削卸して所定ののは接触で対して所定のの分析ではなった。な政府のはなった。な政府のはなった。な政ののの分析ではなった。ななのののではなった。ななのののではなった。ななのののではないないができる。なができる。なができる。ないのではないできる。なができる。なができる。なができる。ないできる。ないではないできる。ないではないできる。ないではないできる。とによる個別ないない。またカバーのはないのできる。とによる個別ないできる。とによる個別ないできる。

本発明ではウェハから見てカパー腹 4 が全周囲を使っていないと全く同じ臨底にならない。しかしカパー膜 4 の大きさをウェハ1 より充分大きくとったり、ランプ 17・18のように個面からも加熱したり、あるいはカパー酸 4 でどうしても度えな

特開昭62-94925(3)

い領奴周囲の追儺を若干上げることにより、本苑 明の目的に反しないて充分に移正可能である。ま た本発明ではカパー與4の厚さを減くしたり、各 ランプのパワーを高めることによりカパー映4の 態度は充分返く、例えば 0.5砂程度で 1000C まで上 . げることがてきる。しかしウエハ1の強度上昇は カエハへの入射パワーが、アニール強度で失まっ てしまうため、ウェハ1の包皮上昇時間はウェハ 1の厚さ、表面状態で失まってしまり。例えば薄 い成化級で使われた 400 Am の厚さの シリコンウエ ハでは 1000C のアニール 昼度に完全に上がるまで には約10秒かかる。しかし電気炉アニールの数十 分のアニールにくらべはるかに短かいアニールが 可能であり、当面の数細半導体デパイスの製作に は充分対応できる。 さらに 従来の ランプ アニール では短時間のウェハ區度上昇が、表面輻射率の異 なる場所での態度證を温度上昇時に発生するため、 との創約のため集積回路では1秒以下の上昇時間

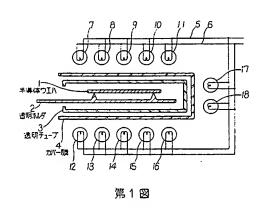
は使えないのが現状である。 (発明の効果)

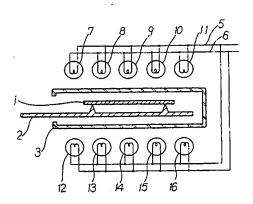
以上のように本発明によれば、放化段厚の意な どにより。1m/*out の異なる低坡があってもウェハ **盆皮を均一に保つことができる。またカパー膜に** 多数の位度センサを設け、ランプパワーを側御す るととによりウェハ汚染のない高精度の益度側部 を行うことができる効果を有する。

4. 図面の簡単な説明

4月1日日本発明による熱処理技歴の断面図、4月 2 図は従来の光加熱熱処理袋道の断面図である。

1 …半導体ウエハ、 2 …透明ホルグ、 3 …透明 ナュープ、4…本発別によるカパー與、 5,6… ラ ンプ電限額、 7 ~ 18 … ランプ。





第2図